

# PATENT ABSTRACTS OF JAPAN

(11)Publication number : 2001-211669  
(43)Date of publication of application : 03.08.2001

(51)Int.Cl. H02N 2/00

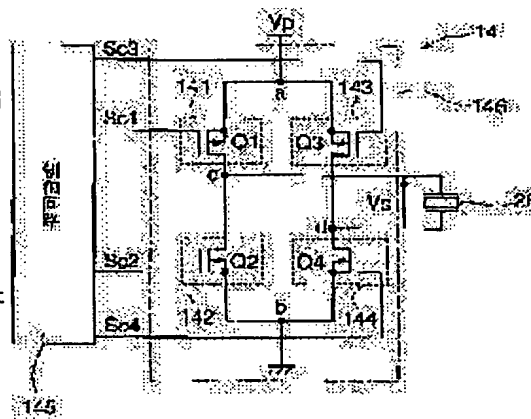
(21)Application number : 2000-012249 (71)Applicant : MINOLTA CO LTD  
(22)Date of filing : 20.01.2000 (72)Inventor : YUASA SATOYUKI  
YOSHIDA RYUICHI  
NAKANO HARUYUKI

## (54) DRIVER

### (57)Abstract:

**PROBLEM TO BE SOLVED:** To suppress power consumption as much as possible and effectively drive with a battery power supply, while complicated constructions, etc., of drive circuits are avoided.

**SOLUTION:** A driver is provided with a 1st drive circuit which applies a drive voltage to one side of a piezoelectric device 26 to charge the device and comprises a 1st switch circuit 141 and a 4th switch circuit 144, a 2nd drive circuit which applies a drive voltage to the other side of the piezoelectric device 26 to charge the device and comprises a 2nd switch circuit 142 and a 3rd switch circuit 143, and a discharge circuit which discharges charge stored in the piezoelectric device 26 by the respective drive circuits and comprises the 2nd switch circuit 142 and the 4th switch circuit. The 1st drive circuit and the 2nd drive circuit operate alternately and a discharge circuit operates in a period between the operation period of the 1st drive circuit and the operation period of the 2nd drive circuit.



## LEGAL STATUS

[Date of request for examination]  
[Date of sending the examiner's decision of rejection]  
[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]  
[Date of final disposal for application]  
[Patent number]  
[Date of registration]  
[Number of appeal against examiner's decision of rejection]  
[Date of requesting appeal against examiner's decision of rejection]  
[Date of extinction of right]

(19)日本国特許庁(JP)

(12)公開特許公報 (A)

(11)特許出願公開番号

特開2001-211669

(P2001-211669A)

(43)公開日 平成13年8月3日(2001.8.3)

(51)Int. Cl.<sup>7</sup>

H02N 2/00

識別記号

F I

H02N 2/00

テ-マ-ト\*(参考)

C 5H680

審査請求 未請求 請求項の数 4

O L

(全17頁)

(21)出願番号 特願2000-12249(P2000-12249)

(22)出願日 平成12年1月20日(2000.1.20)

(71)出願人 000006079

ミノルタ株式会社

大阪府大阪市中央区安土町二丁目3番13号

大阪国際ビル

(72)発明者 湯浅 智行

大阪市中央区安土町二丁目3番13号 大阪

国際ビル ミノルタ株式会社内

(72)発明者 吉田 龍一

大阪市中央区安土町二丁目3番13号 大阪

国際ビル ミノルタ株式会社内

(74)代理人 100067828

弁理士 小谷 悦司 (外2名)

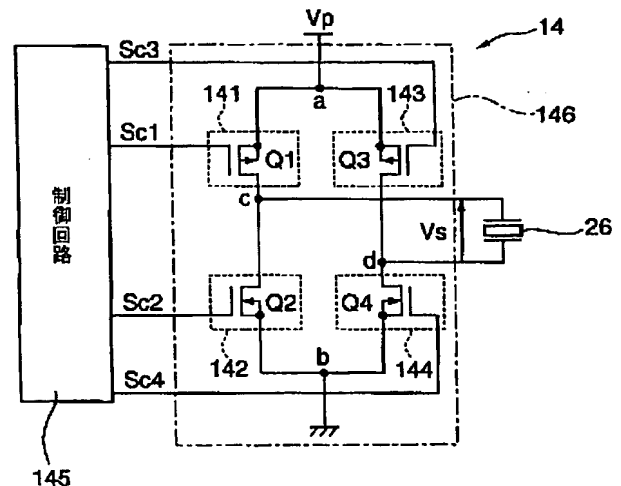
最終頁に続く

(54)【発明の名称】 駆動装置

(57)【要約】

【課題】 駆動回路の複雑化等を招くことなく、消費電力を可及的に抑制して電池電源で有効に駆動することができるようにする。

【解決手段】 圧電素子26にその一方側から駆動電圧を印加して充電する第1スイッチ回路141及び第4スイッチ回路144からなる第1の駆動回路と、圧電素子26にその他方側から駆動電圧を印加して充電する第2スイッチ回路142及び第3スイッチ回路143からなる第2の駆動回路と、各駆動回路により圧電素子26に充電された電荷を放電する第2スイッチ回路142及び第4スイッチ回路144からなる放電回路とを備え、第1の駆動回路と第2の駆動回路とを交互に駆動させると共に、第1の駆動回路の駆動期間と第2の駆動回路の駆動期間との間に放電回路を駆動させる。



## 【特許請求の範囲】

【請求項 1】 駆動電圧が印加されることにより伸縮する電気機械変換素子と、該電気機械変換素子の伸縮方向における一方端に固着された支持部材と、前記電気機械変換素子の伸縮方向における他方端に固着された駆動部材と、該駆動部材に所定の摩擦力で係合された係合部材と、前記電気機械変換素子を駆動する駆動回路と、該駆動回路の動作を制御する駆動制御手段とから構成され、前記電気機械変換素子を異なる速度で伸縮させることで前記支持部材と前記係合部材とを相対移動させる駆動装置において、

前記駆動回路は、前記電気機械変換素子にその一方側から駆動電圧を印加して充電する第 1 の駆動回路と、前記電気機械変換素子にその他方側から駆動電圧を印加して充電する第 2 の駆動回路と、各駆動回路により電気機械変換素子に充電された電荷を放電する放電回路とを備え、前記駆動制御手段は、前記第 1 の駆動回路と第 2 の駆動回路とを交互に駆動させると共に、前記第 1 の駆動回路の駆動期間と第 2 の駆動回路の駆動期間との間に前記放電回路を駆動するようにしたことを特徴とする駆動装置。

【請求項 2】 前記第 1 の駆動回路は、一方端が電源に接続され、他方端が前記電気機械変換素子の一方端に接続されてなる第 1 のスイッチ手段と、一方端が前記電気機械変換素子の他方端に接続され、他方端が接地されてなる第 2 のスイッチ手段とで構成されると共に、前記第 2 の駆動回路は、一方端が前記電源に接続され、他方端が前記電気機械変換素子の他方端に接続されてなる第 3 のスイッチ手段と、一方端が前記電気機械変換素子の一方端に接続され、他方端が接地されてなる第 4 のスイッチ手段とで構成され、前記放電回路は、前記第 2 のスイッチ手段と第 4 のスイッチ手段とで構成されていることを特徴とする請求項 1 記載の駆動装置。

【請求項 3】 前記第 1 の駆動回路は、一方端が電源に接続され、他方端が前記電気機械変換素子の一方端に接続されてなる第 1 のスイッチ手段と、一方端が前記電気機械変換素子の他方端に接続され、他方端が接地されてなる第 2 のスイッチ手段とで構成されると共に、前記第 2 の駆動回路は、一方端が前記電源に接続され、他方端が前記電気機械変換素子の他方端に接続されてなる第 3 のスイッチ手段と、一方端が前記電気機械変換素子の一方端に接続され、他方端が接地されてなる第 4 のスイッチ手段とで構成され、前記第 2 のスイッチ手段及び第 4 のスイッチ手段はそれぞれ 2 つのスイッチ手段が並列接続されてなり、該 2 つのスイッチ手段のうちの一方のスイッチ手段はスイッチ素子と抵抗素子とが直列接続されてなるものであり、前記放電回路は、前記第 1 のスイッチ手段と第 3 のスイッチ手段又は前記第 2 のスイッチ手段と第 4 のスイッチ手段とで構成されていることを特徴とする請求項 1 記載の駆動装置。

【請求項 4】 前記放電回路の駆動期間は、前記電気機械変換素子への充電時間又は放電時間と、前記スイッチ手段のうちの 1 のスイッチ手段の切替時間とを加算した値又はその近傍値に設定されるものであることを特徴とする請求項 1 乃至 3 のいずれかに記載の駆動装置。

## 【発明の詳細な説明】

## 【0001】

【発明の属する技術分野】本発明は、駆動装置に関し、特に X Y 移動ステージ、カメラの撮影レンズ、オーバヘッドプロジェクタの投影レンズ、双眼鏡のレンズ等の駆動に適した駆動装置に関する。

## 【0002】

【従来の技術】従来、撮影レンズ等が取り付けられた係合部材を棒状の駆動部材に所定の摩擦力を有するように結合させると共に、その駆動部材の一方端に圧電素子を固着して構成されたインパクト型圧電アクチュエータからなる駆動装置が知られている。例えば、図 14 は、カメラの撮影レンズ位置を調節するための駆動装置の概略構成を示す図である。

【0003】この図における駆動装置 100 は、電気機械変換素子である圧電素子 101 と、圧電素子 101 により駆動される棒状の駆動部材 102 と、駆動部材 102 に所定の摩擦力で結合された係合部材 103 と、圧電素子 101 に駆動電圧を印加する駆動回路 104 とを備えている。

【0004】圧電素子 101 は、駆動回路 104 から印加される駆動電圧に応じて伸縮するものであり、その伸縮方向における一方端が支持部材 105 に固着されると共に、その他方端が駆動部材 102 の軸方向における一方端に固着されたものである。係合部材 103 は、所定箇所に駆動対象物である撮影レンズ L が固着され、駆動部材 102 上を軸方向に沿って移動可能とされている。

【0005】駆動回路 104 は、例えば図 15 に示すように、緩速充電回路及び急速放電回路からなる第 1 の駆動回路 109 と、急速充電回路及び緩速放電回路からなる第 2 の駆動回路 110 とから構成され、デジタル回路で生成した 0 ～ 5 V の矩形波信号により各駆動回路 109, 110 を駆動制御するようにしたものである。

【0006】すなわち、第 1 の駆動回路 109 は、電源電圧  $V_p$  に対して 2 つのスイッチ 111, 112 と定電流源 113 とを定電流源 113 が中間位置にくるようにして直列接続することにより構成され、第 2 の駆動回路 110 は、電源電圧  $V_p$  に対して 2 つのスイッチ 114, 115 と定電流源 116 とを定電流源 116 が中間位置にくるようにして直列接続することにより構成されたものであり、スイッチ 112 と定電流源 113 間及びスイッチ 114 と定電流源 116 間の出力が圧電素子 101 に印加されるようにしたものである。

【0007】この図 15 に示す駆動回路 104 では、第 1 の駆動回路 109 のスイッチ 111 を閉じることに

り緩速充電回路が形成され、その後にスイッチ111を開いてスイッチ112を閉じることにより急速放電回路が形成される。このスイッチ操作が矩形波信号により繰り返し実行されることにより、緩慢な立ち上がり部と急峻な立ち下がり部とを有する図16(a)に示すような波形(繰出波形)の駆動電圧が圧電素子101に繰り返し印加され、圧電素子101の伸縮により係合部材103は繰出方向(圧電素子101から離反する方向)である矢印a方向に移動する。

【0008】すなわち、駆動電圧の緩慢な立ち上がり部では圧電素子101が緩やかに伸長することになるため、係合部材103は駆動部材102と共に繰出方向に移動する一方、急峻な立ち下がり部では圧電素子101が急激に縮小することになるため、駆動部材102が戻り方向に移動しても係合部材103は駆動部材102上をスリップして略同位置に留まることになる。このため、図16(a)に示すような波形の駆動電圧が圧電素子101に繰り返し印加されると、係合部材103は矢印a方向に間欠的に移動する。

【0009】また、第2の駆動回路110のスイッチ114を閉じることにより急速充電回路が形成され、その後にスイッチ114を開いてスイッチ115を閉じることにより緩速放電回路が形成される。このスイッチ操作が矩形波信号により繰り返し実行されることにより、急峻な立ち上がり部と緩慢な立ち下がり部とを有する図16(b)に示すような波形(戻し波形)の駆動電圧が圧電素子101に繰り返し印加され、圧電素子101の伸縮により係合部材103は戻り方向(圧電素子101に接近する方向)である矢印aとは反対方向に移動する。

【0010】すなわち、駆動電圧の急峻な立ち上がり部では圧電素子101が急激に伸長することになるため、駆動部材102が繰出方向に移動しても係合部材103は駆動部材102上をスリップして略同位置に留まることになる一方、緩慢な立ち下がり部では圧電素子101が緩やかに縮小することになるため、係合部材103は駆動部材102と共に戻り方向に移動することになる。このため、図16(b)に示すような波形の駆動電圧が圧電素子101に繰り返し印加されると、係合部材103は矢印aとは反対方向に間欠的に移動する。これにより、レンズLが繰出方向と戻り方向とに移動可能となる。

【0011】

【発明が解決しようとする課題】ところで、カメラの撮影レンズ等の光学系の駆動源としてインパクト形圧電アクチュエータからなる駆動装置を適用する場合、その駆動装置はできる限り構成が簡素化され、かつ小型化されていることが望ましい。しかしながら、上記従来の駆動装置100では、定電流源113、116の回路構成が複雑になることから駆動回路104が複雑化すると共に、小型化にも制約を受けるといった問題があった。

【0012】しかも、電池電圧で圧電素子101を駆動する場合、圧電素子101に供給される駆動電圧が低いことから圧電素子101の伸縮量が小さくなって係合部材103の移動速度が低下することになり、係合部材103の移動距離が比較的長い場合は、圧電素子101の駆動時間が長くなって電池の消耗が増大するという問題もあった。

【0013】このような問題を解決する手段として、圧電素子101の一方側及び他方側から電源電圧Vpを交互に印加することで充放電を繰り返し、圧電素子101の駆動電圧を見掛け上電源電圧Vpの2倍にすることが考えられる。しかし、この構成では、充電期間だけではなく放電期間にも電源電圧Vpが圧電素子103に印加されるので、従来のものに比べて消費電力が増大して電池の消耗が更に大きくなるという別の問題が生じる。

【0014】本発明は、このような事情に鑑みてなされたものであり、駆動回路の複雑化等を招くことなく、消費電力を可及的に抑制して電池電源で有効に駆動することができる駆動装置を提供することを目的とする。

【0015】

【課題を解決するための手段】上記目的を達成するため、請求項1の発明は、駆動電圧が印加されることにより伸縮する電気機械変換素子と、該電気機械変換素子の伸縮方向における一方端に固着された支持部材と、前記電気機械変換素子の伸縮方向における他方端に固着された駆動部材と、該駆動部材に所定の摩擦力で係合された係合部材と、前記電気機械変換素子を駆動する駆動回路と、該駆動回路の動作を制御する駆動制御手段とから構成され、前記電気機械変換素子を異なる速度で伸縮させることで前記支持部材と前記係合部材とを相対移動させる駆動装置において、前記駆動回路は、前記電気機械変換素子にその一方側から駆動電圧を印加して充電する第1の駆動回路と、前記電気機械変換素子にその他方側から駆動電圧を印加して充電する第2の駆動回路と、各駆動回路により電気機械変換素子に充電された電荷を放電する放電回路とを備え、前記駆動制御手段は、前記第1の駆動回路と第2の駆動回路とを交互に駆動させると共に、前記第1の駆動回路の駆動期間と第2の駆動回路の駆動期間との間に前記放電回路を駆動するようにしたことを特徴としている。

【0016】この構成によれば、第1の駆動回路により圧電素子に充電された電荷は、第2の駆動回路により圧電素子に逆方向に充電される前に放電回路により放電される。また、第2の駆動回路により圧電素子に逆方向に充電された電荷は、第1の駆動回路により圧電素子に充電される前に放電回路により放電される。このため、駆動回路の複雑化等を招くことなく、消費電力を可及的に抑制して電池電源で有効に駆動することができる駆動装置が実現される。

【0017】また、請求項2の発明は、請求項1に係る

ものにおいて、前記第1の駆動回路は、一方端が電源に接続され、他方端が前記電気機械変換素子の一方端に接続されてなる第1のスイッチ手段と、一方端が前記電気機械変換素子の他方端に接続され、他方端が接地されてなる第2のスイッチ手段とで構成されると共に、前記第2の駆動回路は、一方端が前記電源に接続され、他方端が前記電気機械変換素子の他方端に接続されてなる第3のスイッチ手段と、一方端が前記電気機械変換素子の一方端に接続され、他方端が接地されてなる第4のスイッチ手段とで構成され、前記放電回路は、前記第2のスイッチ手段と第4のスイッチ手段とで構成されていることを特徴としている。

【0018】この構成によれば、第1のスイッチ手段と第2のスイッチ手段とで構成される第1の駆動回路により圧電素子に充電された電荷は、第2の駆動回路により圧電素子に逆方向に充電される前に第2のスイッチ手段と第4のスイッチ手段とで構成される放電回路により放電される。また、第3のスイッチ手段と第4のスイッチ手段とで構成される第2の駆動回路により圧電素子に逆方向に充電された電荷は、第1のスイッチ手段と第2のスイッチ手段とで構成される第1の駆動回路により圧電素子が充電される前に第2のスイッチ手段と第4のスイッチ手段とで構成される放電回路により放電される。このため、駆動回路の複雑化等を招くことなく、消費電力を可及的に抑制して電池電源で有効に駆動することができる駆動装置が実現される。

【0019】また、請求項3の発明は、請求項1に係るものにおいて、前記第1の駆動回路は、一方端が電源に接続され、他方端が前記電気機械変換素子の一方端に接続されてなる第1のスイッチ手段と、一方端が前記電気機械変換素子の他方端に接続され、他方端が接地されてなる第2のスイッチ手段とで構成されると共に、前記第2の駆動回路は、一方端が前記電源に接続され、他方端が前記電気機械変換素子の他方端に接続されてなる第3のスイッチ手段と、一方端が前記電気機械変換素子の一方端に接続され、他方端が接地されてなる第4のスイッチ手段とで構成され、前記第2のスイッチ手段及び第4のスイッチ手段はそれぞれ2つのスイッチ手段が並列接続されてなり、該2つのスイッチ手段のうちの一方のスイッチ手段はスイッチ素子と抵抗素子とが直列接続されてなるものであり、前記放電回路は、前記第1のスイッチ手段と第3のスイッチ手段又は前記第2のスイッチ手段と第4のスイッチ手段とで構成されていることを特徴としている。

【0020】この構成によれば、第1のスイッチ手段と第2のスイッチ手段とで構成される第1の駆動回路により圧電素子に充電された電荷は、第2の駆動回路により圧電素子に逆方向に充電される前に第1のスイッチ手段と第3のスイッチ手段とで構成される放電回路により放電される。また、第3のスイッチ手段と第4のスイッチ

手段とで構成される第2の駆動回路により圧電素子に逆方向に充電された電荷は、第1のスイッチ手段と第2のスイッチ手段とで構成される第1の駆動回路により圧電素子に充電される前に第2のスイッチ手段と第4のスイッチ手段とで構成される放電回路により放電される。このため、駆動回路の複雑化等を招くことなく、消費電力を可及的に抑制して電池電源で有効に駆動することができる駆動装置が実現される。

【0021】また、請求項4の発明は、請求項1乃至3のいずれかに係るものにおいて、前記放電回路の駆動期間は、前記電気機械変換素子への充電時間又は放電時間と、前記スイッチ手段のうちの1のスイッチ手段の切替時間とを加算した値又はその近傍値に設定されるものであることを特徴としている。

【0022】この構成によれば、放電時間が効率的に設定される。このため、駆動回路の複雑化等を招くことなく、消費電力を可及的に抑制して電池電源で有効に駆動することができる駆動装置が実現される。

【0023】

【発明の実施の形態】図1は、本発明の一実施形態に係るインバクト型圧電アクチュエータからなる駆動装置の基本構成を概略的に示すブロック図である。この図において、駆動装置10は、駆動部12と、駆動部12を駆動する駆動回路14と、駆動部12に取り付けられている係合部材の位置を検出する部材センサ16と、駆動部12の基端に配設された基端センサ18と、駆動部12の先端に配設された先端センサ20と、全体の動作を制御する制御部22とを備えている。

【0024】図2は、駆動部12の構成例を示す斜視図である。この図において、駆動部12は、素子固定式構造のものであり、支持部材24、圧電素子26、駆動部材28及び係合部材30から構成されている。

【0025】支持部材24は、圧電素子26及び駆動部材28を保持するものであり、円柱体の軸方向両端部241、242及び略中央の仕切壁243を残して内部を刳り貫くことにより形成された第1の収容空間244及び第2の収容空間245を有している。この第1の収容空間244には、圧電素子26がその分極方向である伸縮方向を支持部材24の軸方向と一致させて収容されている。また、第2の収容空間245には、駆動部材28と係合部材30の一部とが収容されている。

【0026】圧電素子26は、例えば、所要の厚みを有する複数枚の圧電基板を各圧電基板間に図略の電極を介して積層することにより構成したものであり、その伸縮方向（積層方向）である長手方向の一方端面が第1の収容空間244の一方端部241側端面に固着されている。支持部材24の他方端部242及び仕切壁243には中心位置に丸孔が穿設されると共に、この両丸孔を貫通して断面丸形状の棒状の駆動部材28が第2収容空間245に軸方向に沿って移動可能に収容されている。

10

20

30

40

50

【0027】駆動部材28の第1の収容空間244内に突出した端部は圧電素子26の他方端面に固着され、駆動部材28の第2の収容空間245の外部に突出した端部は板ばね32により所要のばね圧で圧電素子26側に付勢されている。この板ばね32による駆動部材28への付勢は、圧電素子26の伸縮動作に基づく駆動部材28の軸方向変位を安定化させるためである。

【0028】係合部材30は、駆動部材28の軸方向の両側に取付部301を有する基部302と、両取付部301の間に装着される挟み込み部材303とを備えており、基部302が駆動部材28に遊嵌されると共に、挟み込み部材303が板ばね304により押圧されることにより駆動部材28に接触することで係合部材30が所定の摩擦力で駆動部材28に結合され、係合部材30に対してその摩擦力よりも大きな駆動力が作用したときに駆動部材28の軸方向に沿って移動可能とされている。なお、係合部材30には駆動対象物であるレンズL(図1)が取り付けられている。

【0029】図3は、駆動回路14の構成例を示す図である。この図において、駆動回路14は、図略の駆動電源から駆動電圧 $+V_p$ が供給される接続点aと、接地される接続点bとの間に、MOS型FETであるスイッチ素子Q1からなる第1スイッチ回路141及びMOS型FETであるスイッチ素子Q2からなる第2スイッチ回路142の直列回路が接続されると共に、MOS型FETであるスイッチ素子Q3からなる第3スイッチ回路143及びMOS型FETであるスイッチ素子Q4からなる第4スイッチ回路144の直列回路が接続され、各スイッチ回路141乃至144に駆動制御信号Sc1, Sc2, Sc3, Sc4を供給する制御信号供給手段としての制御回路145が接続されて構成されている。

【0030】第1スイッチ回路141を構成するスイッチ素子Q1及び第3スイッチ回路143を構成するスイッチ素子Q3はPチャネルFETであり、第2スイッチ回路142を構成するスイッチ素子Q2及び第4スイッチ回路144を構成するスイッチ素子Q4はNチャネルFETである。PチャネルFETであるスイッチ素子Q1, Q3は駆動制御信号がローレベルのときにオンになり、NチャネルFETであるスイッチ素子Q2, Q4は駆動制御信号がハイレベルのときにオンになる。なお、第1スイッチ回路141及び第2スイッチ回路142の接続点cと、第3スイッチ回路143及び第4スイッチ回路144の接続点dとの間に圧電素子26が接続されてブリッジ回路146が構成されている。

【0031】このように構成された駆動回路14において、第1スイッチ回路141及び第4スイッチ回路144は圧電素子26に対し、その一方側から駆動電圧 $+V_p$ を印加して端子間電圧Vsが $+V_p$ となるまで充電する第1の駆動回路(第1の駆動手段)を構成し、第2スイッチ回路142及び第3スイッチ回路143は圧電素

子26に対し、その他方側から(すなわち、逆方向から)駆動電圧 $+V_p$ を印加して端子間電圧Vsが $-V_p$ となるまで充電する第2の駆動回路(第2の駆動手段)を構成することになる。

【0032】このように駆動回路14と圧電素子26とでブリッジ回路146を構成した場合、圧電素子26には $-V_p \sim +V_p$ の電圧が印加されるので、圧電素子26の駆動電圧が等価的に $2V_p$ となる結果、駆動電源は低電圧であっても変位量の大きい駆動装置10を得ることができるという利点がある。

【0033】図1に戻り、部材センサ16は、係合部材30の移動可能範囲内に配設されており、MRE (Magnetoresistive Effect) 素子やPSD (Position Sensitive Device) 素子等のセンサにより構成されている。また、基端センサ18及び先端センサ20は、フォトインタラプタ等のセンサにより構成されている。これにより、係合部材30の位置が部材センサ16により検出されることで係合部材30の所定位置への移動制御が可能となる一方、係合部材30の位置が基端センサ18及び先端センサ20で検出されることで係合部材30のそれ以上の移動が禁止される。

【0034】制御部22は、演算処理を行うCPU (Central Processing Unit)、処理プログラム及びデータが記憶されたROM (Read-Only Memory) 及びデータを一時的に記憶するRAM (Random Access Memory) から構成されており、部材センサ16等から入力される信号に基づいて制御回路145から所定のデューティ比の駆動パルスを出力させ、この駆動パルスにより第1の駆動回路及び第2の駆動回路を交互に駆動する。すなわち、制御部22は、第1スイッチ回路141及び第4スイッチ回路144からなる第1の駆動回路と、第2スイッチ回路142及び第3スイッチ回路143からなる第2の駆動回路とを交互に駆動する一方、後述する第2スイッチ回路142及び第4スイッチ回路144からなる放電回路を駆動する駆動制御手段を構成する。

【0035】次に、本発明の駆動装置10に適用される駆動回路14の駆動動作の説明を行うに先立ち、図4乃至図7を参照して駆動回路14の原理的な動作説明を行う。すなわち、図4は、駆動回路14の原理的な動作を説明するための駆動電圧のパルス波形を示す図であり、同図(a)は駆動電圧の駆動周波数fdが支持部材24及び駆動部材28が固着された状態での圧電素子26の共振周波数frの0.7倍( $fd = 0.7 \times fr$ )となるように設定され、デューティ比D ( $D = B/A$ ) が0.3になるように設定されたもの、同図(b)は駆動電圧の駆動周波数fdが支持部材24及び駆動部材28が固着された状態での圧電素子26の共振周波数frの0.7倍( $fd = 0.7 \times fr$ )となるように設定され、デューティ比D ( $D = B/A$ ) が0.7になるように設定されたものである。

【0036】このように、図4(a)に示す矩形波からなる駆動電圧が圧電素子26に印加された場合は係合部材30が駆動部材28に沿って繰出方向(圧電素子26から離反する方向)である矢印a方向に移動し、図4

(b)に示す矩形波からなる駆動電圧が圧電素子26に印加された場合は係合部材30が駆動部材28に沿って戻り方向(圧電素子26に接近する方向)である矢印aとは逆方向に移動することになる。駆動電圧をこのように設定したのは、支持部材24及び駆動部材28が固着されている状態での圧電素子26の共振周波数 $f_r$ に対する駆動電圧の周波数 $f_d$ の比( $f_d/f_r$ )と係合部材30の移動速度との関係を確認した結果、図5に示すような関係にあることが明らかとなったことによる。

【0037】すなわち、従来では、鋸歯形状の波形を有する駆動電圧が印加された場合に圧電素子26が駆動するものと考えられていたため、その駆動回路が不可避免的に複雑となり、低コスト化と小型化とに制約を受けるという問題があったが、本発明に係る駆動装置10の駆動回路14では、上記のように駆動電圧が生成の容易な矩形波からなるものでよいことから低コスト化と小型化と

が促進されるという利点がある。

【0038】この図5に示す特性図は、矩形波からなる駆動電圧のデューティ比が0.3の場合(係合部材30が繰出方向に移動する場合)のものであるが、そのデューティ比が0.7の場合(係合部材30が戻り方向に移動する場合)は勿論のこと、そのデューティ比が0.05~0.95の範囲内にある場合には略同様の関係を有することが確認されている。

【0039】この図5に示す特性図からも明らかなように、 $f_d/f_r$ の値が0.3乃至1.5の範囲内にある場合には係合部材30が実質的に移動可能となり、 $f_d/f_r$ の値が0.3に満たない場合及び1.5を超える場合には係合部材30が移動不能となる。従って、圧電素子26の共振周波数 $f_r$ に対する駆動電圧の周波数 $f_d$ は、図4に示すものだけではなく必要に応じて0.3< $f_d$ <1.5の範囲内で適宜設定することができる。

【0040】また、矩形波からなる駆動電圧のデューティ比と係合部材30の移動方向(繰出方向及び戻り方向)との関係を確認した結果、図6に示すような関係を有していることが明らかとなっている。すなわち、デューティ比 $D$ が0.05乃至0.45の範囲内(0.05< $D$ <0.45)にあるときには、係合部材30は繰出方向に移動し、デューティ比 $D$ が0.55乃至0.95の範囲内(0.55< $D$ <0.95)にあるときには、係合部材30は戻り方向に移動する。従って、デューティ比 $D$ は、図4に示すものだけではなく必要に応じて0.05< $D$ <0.45又は0.55< $D$ <0.95の範囲内で適宜設定することができる。

【0041】なお、支持部材24及び駆動部材28が固着された状態での圧電素子26の共振周波数 $f_r$ は、次

の数1により求めたものである。

【0042】

【数1】

$$f_r = \frac{f_{r0}}{2} \sqrt{\frac{m_p}{m_p + 2m_f}}$$

【0043】この数1における $f_{r0}$ は圧電素子26の両電極間におけるフリー共振周波数(圧電素子26自体の電極間方向における共振周波数)、 $m_p$ は圧電素子26の質量、 $m_f$ は駆動部材28の質量をそれぞれ表わしている。なお、支持部材24の質量は、共振系における圧電素子26の共振周波数 $f_r$ に関係するが、支持部材24の質量は圧電素子26及び駆動部材28の各質量を加算したものに比べて十分大きな値を有しており、共振周波数 $f_r$ に与える影響は小さいので演算パラメータとして考慮する必要はない。また、係合部材30は、圧電素子26の共振時には駆動部材28に対して滑りを生じて実質的に共振系の要素として考慮する必要はないので、上記数1の演算パラメータとしては含まれていない。

【0044】図7は、圧電素子26に印加される駆動回路14からの駆動電圧のパルス波形と、圧電素子26の伸縮による変位との対応関係を示す図で、同図(a)は図4(a)に示す駆動電圧が印加された場合であり、同図(b)は図4(b)に示す駆動電圧が印加された場合をそれぞれ示している。なお、圧電素子26の伸縮による変位は、レーザードップラー振動計により測定したものである。

【0045】このように、圧電素子26に図4(a)に示す駆動電圧が印加された場合は圧電素子26の変位波形が緩慢な立ち上がり部と急峻な立ち下がり部とを有する鋸歯形状となり、圧電素子26に図4(b)に示す駆動電圧が印加された場合は圧電素子26の変位波形が急峻な立ち上がり部と緩慢な立ち下がり部とを有する鋸歯形状となっていることが確認された。

【0046】すなわち、圧電素子26の変位が図7

(a)に示すような緩慢な立ち上がり部を有する波形を呈するとき(すなわち、圧電素子26が緩やかに伸長するとき)は、係合部材30が駆動部材28と共に繰出方向に移動し、圧電素子26の変位が図7(a)に示すような急峻な立ち下り部を有する波形を呈するとき(すなわち、圧電素子26が急激に縮小するとき)は、駆動部材28が戻り方向に移動しても係合部材30は駆動部材28上をスリップして略同位置に留まることになる。このため、図7(a)に示す駆動電圧が圧電素子26に繰り返し印加されることで、係合部材30は繰出方向に間欠的に移動することになる。

【0047】また、圧電素子26の変位が図7(b)に示すような急峻な立ち上がり部を有する波形を呈するとき(すなわち、圧電素子26が急激に伸長するとき)

は、駆動部材 28 が繰出方向に移動しても係合部材 30 は駆動部材 28 上をスリップして略同位置に留まることになり、圧電素子 26 の変位が図 7 (b) に示すような緩慢な立ち下り部を有する波形を呈するとき（すなわち、圧電素子 26 が緩やかに縮小するとき）は、係合部材 30 が駆動部材 28 と共に戻り方向に移動することになる。このため、図 7 (b) に示す駆動電圧が圧電素子 26 に繰り返し印加されることで、係合部材 30 は戻り方向に間欠的に移動することになる。

【0048】このように、例えば、図 4 (a), (b) に示す駆動電圧が圧電素子 26 に印加された場合、圧電素子 26 の変位波形が鋸歯形状となるのは次のような理由による。すなわち、矩形波は基本波である正弦波と複数次の高調波とからなるものであるが、駆動電圧の駆動周波数  $f_d$  が圧電素子 26 の共振周波数  $f_r$  に対して  $0.3$  倍よりも大きく  $1.5$  倍よりも小さいとき ( $0.3 \times f_r < f_d < 1.5 \times f_r$ )、共振系における圧電素子 26 の共振周波数の影響を受けて矩形波を形成している高調波成分のうち 3 次以上の高次の高調波のゲインが大きく減衰し、圧電素子 26 に印加される駆動電圧が実質的に基本波と 2 次高調波とからなる波形（すなわち、略鋸歯形状の波形）を有するものとなるからである。

【0049】また、駆動電圧のデューティ比のある値を境にして係合部材 30 の移動方向が繰出方向と戻り方向間で反転するのは、そのデューティ比に対応して基本波に対する 2 次高調波の位相がずれ、基本波と 2 次高調波とからなる鋸歯波形における立ち上がり部と立ち下がり部の各傾斜が変化することになるからである。すなわち、デューティ比  $D$  が  $0.05 < D < 0.45$  の範囲内にあるときには、2 次高調波の位相のずれが大きくなって緩慢な立ち上がり部と急峻な立ち下がり部を有する鋸歯波形となることから係合部材 30 は繰出方向に移動し、デューティ比  $D$  が  $0.55 < D < 0.95$  の範囲内にあるときには、2 次高調波の位相のずれが小さくなって急峻な立ち上がり部と緩慢な立ち下がり部を有する鋸歯波形となることから係合部材 30 は繰出方向に移動する。

【0050】図 8 は、本発明に係る駆動装置 10 に適用される駆動回路 14 の動作説明を行うための図で、図 3 に示す駆動回路 14 を制御する制御回路 145 から出力されて各スイッチ素子  $Q_1 \sim Q_4$  に印加される駆動パルスと、圧電素子 26 に印加される駆動電圧の波形とを示す図である。この図 8 に示す駆動電圧は、上述したように矩形波からなるものであり、その駆動周波数  $f_d$  が支持部材 24 及び駆動部材 28 の固着された状態での圧電素子 26 の共振周波数  $f_r$  に対し、 $0.7$  倍に設定されると共に、繰出方向における波形についてはデューティ比  $D$  が  $0.3$  に設定され、戻り方向の波形についてはデューティ比  $D$  が  $0.7$  に設定されたものである。この駆

動電圧が圧電素子 26 に印加されることで係合部材 30 は繰出方向と戻り方向とに移動することになる。

【0051】この図 8 に示すように、駆動装置 10 の駆動時には、制御回路 145 からハイレベルの駆動制御信号  $Sc_1$ ,  $Sc_2$  がスイッチ素子  $Q_1$ ,  $Q_2$  に入力されるときには、ローレベルの駆動制御信号  $Sc_3$ ,  $Sc_4$  がスイッチ素子  $Q_3$ ,  $Q_4$  に入力され、ローレベルの駆動制御信号  $Sc_1$ ,  $Sc_2$  がスイッチ素子  $Q_1$ ,  $Q_2$  に入力されるときには、ハイレベルの駆動制御信号  $Sc_3$ ,  $Sc_4$  がスイッチ素子  $Q_3$ ,  $Q_4$  に入力される。

【0052】これらの駆動制御信号のうち、駆動制御信号  $Sc_3$ ,  $Sc_4$  は、駆動制御信号  $Sc_1$ ,  $Sc_2$  がハイからローに切り替わるときにはそれよりも僅かに速いタイミングでローからハイに切り替わり、駆動制御信号  $Sc_1$ ,  $Sc_2$  がローからハイに切り替わるときにはそれよりも僅かに遅いタイミングでハイからローに切り替わるように設定されている。

【0053】制御回路 145 から上記のような駆動制御信号が繰り返し出力されることにより、スイッチ素子  $Q_1$ ,  $Q_4$  及びスイッチ素子  $Q_2$ ,  $Q_3$  が所定の周期で交互にオン、オフを繰り返すことになる。すなわち、スイッチ素子  $Q_1$ ,  $Q_4$  がオンのときには圧電素子 26 は  $+V_p$  に充電され、スイッチ素子  $Q_2$ ,  $Q_3$  がオンのときには圧電素子 26 は  $-V_p$  に充電されることになる結果、圧電素子 26 には見掛け上電源電圧  $V_p$  の 2 倍 ( $2V_p$ ) の電圧が印加されたことになり、係合部材 30 の移動速度を速くすることができて駆動装置 10 を効果的に動作させることができる。なお、駆動電圧のデューティ比  $D$  が  $0.3$  に設定された駆動パルスでは係合部材 30 は繰出方向に移動し、駆動電圧のデューティ比  $D$  が  $0.7$  に設定された駆動パルスでは係合部材 30 は戻り方向に移動する。

【0054】しかも、上記のように駆動制御信号  $Sc_3$ ,  $Sc_4$  は、駆動制御信号  $Sc_1$ ,  $Sc_2$  がハイからローに切り替わるときにはそれよりも僅かに速いタイミングでローからハイに切り替わり、駆動制御信号  $Sc_1$ ,  $Sc_2$  がローからハイに切り替わるときにはそれよりも僅かに遅いタイミングでハイからローに切り替わるように設定されているので、スイッチ素子  $Q_1$ ,  $Q_4$  の駆動期間である圧電素子 26 に対する充電期間と、スイッチ素子  $Q_2$ ,  $Q_3$  の駆動期間である圧電素子 26 に対する充電期間との間に、スイッチ素子  $Q_2$ ,  $Q_4$  の駆動により圧電素子 26 に充電されている電荷を放電させる放電期間が形成され、これにより消費電力が大幅に削減されることになる。従って、スイッチ素子  $Q_2$ ,  $Q_4$  は、それらが同時に駆動されるときには圧電素子 26 に充電されている電荷を放電させる放電回路を構成することになる。

【0055】すなわち、スイッチ素子  $Q_2$ ,  $Q_3$  が共にオンになって圧電素子 26 に逆方向から駆動電圧  $V_p$  が



印加されて充電が行われたあと ( $V_s = -V_p$ )、スイッチ素子Q1, Q4が共にオンになる前にスイッチ素子Q2, Q4が共にオンになる期間が形成される。このとき、圧電素子26に充電されていた $-V_p$ の電荷がスイッチ素子Q2, Q4を介して放電されることになる。そして、スイッチ素子Q1, Q4が共にオンになって圧電素子26に駆動電圧 $V_p$ が印加されて充電が行われたあと ( $V_s = +V_p$ )、スイッチ素子Q2, Q3が共にオンになる前にスイッチ素子Q2, Q4が共にオンになる期間が形成される。このとき、圧電素子26に充電されて

【0056】このように、スイッチ素子Q1, Q4の駆動期間とスイッチ素子Q2, Q3の駆動期間との間に、スイッチ素子Q2, Q4の駆動による放電期間が形成されることから、圧電素子26を $+V_p$ に充電するときも $-V_p$ に充電するときにも充電に必要な電荷を供給するだけでよいことから不要な電力消費を削減することができる。これに対し、このようなスイッチ素子Q2, Q4の駆動による放電期間を形成しないときには、圧電素子26の放電時にも圧電素子26に駆動電圧 $V_p$ が印加されることから不要な電力を消費することになる。

【0057】図9は、この状態を説明するための図であり、スイッチ素子Q2, Q3が共にオンになる期間（このとき、スイッチ素子Q1, Q4は共にオフ）を第1期間、この第1期間の後に形成されるスイッチ素子Q2, Q4が共にオンになる期間（このとき、スイッチ素子Q1, Q3は共にオフ）を第2期間、この第2期間の後に形成されるスイッチ素子Q1, Q4が共にオンになる期間（このとき、スイッチ素子Q2, Q3は共にオフ）を第3期間、この第3期間の後に形成されるスイッチ素子Q2, Q4が共にオンになる期間（このとき、スイッチ素子Q1, Q3は共にオフ）を第4期間とする。

【0058】なお、これら第1期間乃至第4期間に制御回路145から出力される駆動制御信号Sc1乃至Sc4と圧電素子26の充電電圧との対応関係を表1に示している。ここで、「H」はハイ信号を示し、「L」はロー信号を示している。

【0059】

【表1】

	第1期間	第2期間	第3期間	第4期間
Sc1	H	H	L	H
Sc2	H	H	L	H
Sc3	L	H	H	H
Sc4	L	H	H	H
$V_s$	$-V_p$	0	$+V_p$	0

【0060】この第1期間では、圧電素子26に $-q$ の電荷が充電され（このとき、 $V_s = -V_p$ ）、第2期間では、第1期間で圧電素子26に充電された $-q$ の電荷が放電される。また、第3期間では、圧電素子26に+

$q$ の電荷が充電され（このとき、 $V_s = +V_p$ ）、第4期間では、第3期間で圧電素子26に充電された $+q$ の電荷が放電される。なお、圧電素子26には、その分極方向に駆動電圧 $V_p$ が印加されるようになっている。

【0061】符号C1で示す円内は、第2期間における圧電素子26に印加される電圧の波形を拡大して示しており、期間aはスイッチ素子Q4にハイ信号が印加されてから実際にスイッチが切り替わるまでの切替時間、期間bはスイッチ素子Q4が切り替わってから圧電素子26に充電されている電荷が放電されるまでの放電時間をそれぞれ示している。従って、第2期間はこれらの期間a及び期間bを加算した値あるいはそれに近似した値に設定される。

【0062】また、符号C2で示す円内は、第4期間における圧電素子26に印加される電圧の波形を拡大して示しており、期間cはスイッチ素子Q4にロー信号が印加されてから実際にスイッチが切り替わるまでの切替時間、期間dはスイッチ素子Q2が切り替わってから圧電素子26に充電されている電荷が放電されるまでの放電時間をそれぞれ示している。従って、第4期間はこれらの期間c及び期間dを加算した値あるいはそれに近似した値に設定される。

【0063】実験結果によれば、図10(a)に示すように、上記のようにスイッチ素子Q2, Q3の駆動期間（充電期間）である第1期間とスイッチ素子Q1, Q4の駆動期間（充電期間）である第3期間との間、及びスイッチ素子Q1, Q4の駆動期間（充電期間）である第3期間とスイッチ素子Q2, Q3の駆動期間（充電期間）である第1期間との間に、スイッチ素子Q2, Q4の駆動期間（放電期間）である第2期間及び第4期間をそれぞれ設けた構成とした場合の消費電力は77mWであったのに対し、第2期間及び第4期間を設けなかった構成とした場合の消費電力は143mWであった（46%の向上）。また、圧電素子26に印加される駆動電圧に段差ができる関係で係合部材30の移動速度が若干低下する懸念があったが、図10(b)に示すように、本発明に係るものでは係合部材30の移動速度は9.3mm/secであったのに対し、従来例のものでは9.9mm/secであり、約6%低下するのみで格別大きな変化はなかった。

【0064】図11は、駆動回路14の別の構成例を示す図である。この図において、駆動回路14'は、図略の駆動電源から駆動電圧 $+V_p$ が供給される接続点aと、接地される接続点bとの間に、MOS型FETであるスイッチ素子Q1からなる第1スイッチ回路151及びMOS型FETであるスイッチ素子Q2からなる第2スイッチ回路152の直列回路が接続されると共に、MOS型FETであるスイッチ素子Q3からなる第3スイッチ回路153及びMOS型FETであるスイッチ素子Q4からなる第4スイッチ回路154の直列回路が接続

されて構成されている。

【0065】また、第2スイッチ回路152に抵抗素子R1及びMOS型FETであるスイッチ素子Q5の直列回路からなる第5スイッチ回路155が並列接続されると共に、第4スイッチ回路154に抵抗素子R2及びMOS型FETであるスイッチ素子Q6の直列回路からなる第6スイッチ回路156が並列接続され、各スイッチ回路151乃至156に駆動制御信号Sc1、Sc2、Sc3、Sc4、Sc5、Sc6を供給する制御信号供給手段としての制御回路157が接続されて構成されている。なお、この制御回路157は、駆動回路14の場合と同様に制御部22により制御されて各スイッチ回路を制御する。

【0066】第1スイッチ回路151を構成するスイッチ素子Q1及び第3スイッチ回路153を構成するスイッチ素子Q3はPチャネルFETであり、第2スイッチ回路152を構成するスイッチ素子Q2、第4スイッチ回路154を構成するスイッチ素子Q4、第5スイッチ回路155を構成するスイッチ素子Q5、及び第6スイッチ回路156を構成するスイッチ素子Q6はNチャネルFETである。なお、第1スイッチ回路151及び第2スイッチ回路152の接続点cと、第3スイッチ回路153及び第4スイッチ回路154の接続点dとの間に圧電素子26が接続されてブリッジ回路158が構成されている。

【0067】このように構成された駆動回路14'において、係合部材30を繰出方向に移動させる場合には、第1スイッチ回路151及び第6スイッチ回路156は圧電素子26に対し、その一方側から駆動電圧 $+V_p$ を印加して端子間電圧 $V_s$ が $+V_p$ となるまで充電する第1の駆動回路（第1の駆動手段）を構成し、第2スイッチ回路152及び第3スイッチ回路153は圧電素子26に対し、その他方側から（すなわち、逆方向から）駆動電圧 $+V_p$ を印加して端子間電圧 $V_s$ が $-V_p$ となるまで充電する第2の駆動回路（第2の駆動手段）を構成することになる。

【0068】また、係合部材30を戻り方向に移動させる場合には、第1スイッチ回路151及び第4スイッチ回路154は圧電素子26に対し、その一方側から駆動電圧 $+V_p$ を印加して端子間電圧 $V_s$ が $+V_p$ となるまで充電する第1の駆動回路（第1の駆動手段）を構成し、第3スイッチ回路153及び第5スイッチ回路155は圧電素子26に対し、その他方側から（すなわち、逆方向から）駆動電圧 $+V_p$ を印加して端子間電圧 $V_s$ が $-V_p$ となるまで充電する第2の駆動回路（第2の駆動手段）を構成することになる。

【0069】このように駆動回路14'と圧電素子26とでブリッジ回路158を構成した場合、駆動回路14の場合と同様に圧電素子26には $-V_p \sim +V_p$ の電圧が印加されるので、圧電素子26の駆動電圧が等価的に

$2V_p$ となる結果、駆動電源は低電圧であっても変位量の大きい駆動装置10を得ることができるという利点がある。

【0070】図12は、駆動回路14'の動作説明を行うための図で、図11に示す駆動回路14'を制御する制御回路157から出力されて各スイッチ素子Q1～Q6に印加される駆動パルスと、圧電素子26に印加される駆動電圧の波形とを示す図である。なお、先の駆動回路14では、圧電素子26に矩形波からなる駆動電圧を印加することで係合部材30を移動するようにしたものであるが、この駆動回路14'では、圧電素子26に鋸歯形状の駆動電圧を印加することで係合部材30を移動するようにしたものである。すなわち、緩慢な立ち上がり部と急峻な立ち下がり部とを有する鋸歯形状の駆動電圧を印加することにより係合部材30を繰出方向に移動するようにし、急峻な立ち上がり部と緩慢な立ち下がり部とを有する鋸歯形状の駆動電圧を印加することにより係合部材30を戻り方向に移動するようにしている。

【0071】この図12に示すように、駆動装置10の駆動時であって係合部材30を繰出方向に移動させる場合は、制御回路157からハイレベルの駆動制御信号Sc1、Sc2がスイッチ素子Q1、Q2に入力される時、ローレベルの駆動制御信号Sc3、Sc4、Sc5、Sc6がスイッチ素子Q3、Q4、Q5、Q6に入力され、ローレベルの駆動制御信号Sc1、Sc2、Sc4、Sc5がスイッチ素子Q1、Q2、Q4、Q5に入力されるとき、ハイレベルの駆動制御信号Sc3、Sc6がスイッチ素子Q3、Q6に入力される。

【0072】これらの駆動制御信号のうち、駆動制御信号Sc6は、駆動制御信号Sc3がローからハイに切り替わるときに同じタイミングでローからハイに切り替わり、駆動制御信号Sc2は、駆動制御信号Sc3がローからハイに切り替わるときにそれよりも僅かに遅いタイミングでハイからローに切り替わるように設定されている。また、駆動制御信号Sc6は、駆動制御信号Sc3がハイからローに切り替わるときに同じタイミングでハイからローに切り替わり、駆動制御信号Sc2は、駆動制御信号Sc3がハイからローに切り替わるときにそれよりも僅かに速いタイミングでローからハイに切り替わるように設定されている。

【0073】制御回路157から上記のような駆動制御信号が繰り返し出力されることにより、スイッチ素子Q1、Q6及びスイッチ素子Q2、Q3が所定の周期で交互にオン、オフを繰り返すことになる。すなわち、スイッチ素子Q1、Q6がオンのときには圧電素子26は $+V_p$ に充電され、スイッチ素子Q2、Q3がオンのときには圧電素子26は $-V_p$ に充電されることになる結果、圧電素子26には見掛け上電源電圧 $V_p$ の2倍（ $2V_p$ ）の電圧が印加されたことになり、係合部材30の移動速度を速くすることができて駆動装置10を効果的

に動作させることができる。なお、スイッチ素子Q1、Q6がオンのときには圧電素子26は緩やかに充電され、スイッチ素子Q2、Q3がオンのときには圧電素子26は急速に充電されることになる結果、係合部材30は繰出方向に移動する。

【0074】しかも、上記のように駆動制御信号Sc6は駆動制御信号Sc3がローからハイに切り替わるときに同じタイミングでローからハイに切り替わり、駆動制御信号Sc2は駆動制御信号Sc3がローからハイに切り替わるときにそれよりも僅かに遅いタイミングでハイからローに切り替わるように設定される一方、駆動制御信号Sc6は駆動制御信号Sc3がハイからローに切り替わるときに同じタイミングでハイからローに切り替わり、駆動制御信号Sc2は駆動制御信号Sc3がハイからローに切り替わるときにそれよりも僅かに速いタイミングでローからハイに切り替わるように設定されているので、スイッチ素子Q1、Q6の駆動期間である圧電素子26に対する充電期間と、スイッチ素子Q2、Q3の駆動期間である圧電素子26に対する充電期間との間に、スイッチ素子Q2、Q6の駆動により圧電素子26に充電されている電荷を放電させる放電期間が形成され、これにより消費電力が大幅に削減されることになる。従って、スイッチ素子Q2、Q6（すなわち、第2スイッチ回路152及び第6スイッチ回路156）は、それらが同時に駆動されるときには圧電素子26に充電されている電荷を放電させる放電回路を構成することになる。

【0075】すなわち、スイッチ素子Q2、Q3が共にオンになって圧電素子26に逆方向から駆動電圧Vpが印加されて充電が行われたあと（ $V_s = -V_p$ ）、スイッチ素子Q1、Q6が共にオンになる前にスイッチ素子Q2、Q6が共にオンになる期間が形成される。このとき、圧電素子26に充電されていた $-V_p$ の電荷がスイッチ素子Q2、Q6を介して放電されることになる。そして、スイッチ素子Q1、Q6が共にオンになって圧電素子26に駆動電圧Vpが印加されて充電が行われたあと（ $V_s = +V_p$ ）、スイッチ素子Q2、Q3が共にオンになる前にスイッチ素子Q2、Q6が共にオンになる期間が形成される。このとき、圧電素子26に充電されていた $+V_p$ の電荷がスイッチ素子Q2、Q6を介して放電されることになる。

【0076】このように、スイッチ素子Q1、Q6の駆動期間とスイッチ素子Q2、Q3の駆動期間との間に、スイッチ素子Q2、Q6の駆動による放電期間が形成されることから、圧電素子26を $+V_p$ に充電するときも $-V_p$ に充電するときにも充電に必要な電荷を供給するだけでよいことから不要な電力消費を削減することができる。これに対し、このようなスイッチ素子Q2、Q6の駆動による放電期間を形成しないときには、圧電素子26の放電時にも圧電素子26に駆動電圧Vpが印加さ

れることから不要な電力を消費することになる。

【0077】また、図12に示すように、駆動装置10の駆動時であって係合部材30を戻り方向に移動させる場合には、制御回路157からローレベルの駆動制御信号Sc1、Sc2、Sc5、Sc6がスイッチ素子Q1、Q2、Q5、Q6に入力されるとき、ハイレベルの駆動制御信号Sc3、Sc4がスイッチ素子Q3、Q4に入力され、ハイレベルの駆動制御信号Sc1、Sc5がスイッチ素子Q1、Q5に入力されるとき、ローレベルの駆動制御信号Sc2、Sc3、Sc4、Sc6がスイッチ素子Q2、Q3、Q4、Q6に入力される。

【0078】これらの駆動制御信号のうち、駆動制御信号Sc1は、駆動制御信号Sc5がローからハイに切り替わるときに同じタイミングでローからハイに切り替わり、駆動制御信号Sc3は、駆動制御信号Sc5がローからハイに切り替わるときにそれよりも僅かに速いタイミングでハイからローに切り替わるように設定されている。また、駆動制御信号Sc1は、駆動制御信号Sc4がローからハイに切り替わるときにそれよりも僅かに速いタイミングでハイからローに切り替わり、駆動制御信号Sc3は、駆動制御信号Sc4がローからハイに切り替わるときに同じタイミングでローからハイに切り替わるように設定されている。

【0079】制御回路157から上記のような駆動制御信号が繰り返し出力されることにより、スイッチ素子Q1、Q4及びスイッチ素子Q3、Q5が所定の周期で交互にオン、オフを繰り返すことになる。すなわち、スイッチ素子Q1、Q4がオンのときには圧電素子26は $+V_p$ に充電され、スイッチ素子Q3、Q5がオンのときには圧電素子26は $-V_p$ に充電されることになる結果、圧電素子26には見掛け上電源電圧Vpの2倍（ $2V_p$ ）の電圧が印加されたことになり、係合部材30の移動速度を速くすることができて駆動装置を効果的に動作させることができる。なお、スイッチ素子Q1、Q4がオンのときには圧電素子26は急速に充電され、スイッチ素子Q3、Q5がオンのときには圧電素子26は緩やかに充電されることになる結果、係合部材30は戻り方向に移動する。

【0080】しかも、上記のように駆動制御信号Sc1は駆動制御信号Sc5がローからハイに切り替わるときに同じタイミングでローからハイに切り替わり、駆動制御信号Sc3は、駆動制御信号Sc5がローからハイに切り替わるときにそれよりも僅かに速いタイミングでハイからローに切り替わるように設定される一方、駆動制御信号Sc1は駆動制御信号Sc4がローからハイに切り替わるときにそれよりも僅かに速いタイミングでハイからローに切り替わり、駆動制御信号Sc3は、駆動制御信号Sc4がローからハイに切り替わるときに同じタイミングでローからハイに切り替わるように設定されているので、スイッチ素子Q1、Q4の駆動期間である圧

電素子26に対する充電期間と、スイッチ素子Q3、Q5の駆動期間である圧電素子26に対する充電期間との間に、スイッチ素子Q1、Q3の駆動により圧電素子26に充電されている電荷を放電させる放電期間が形成され、これにより消費電力が大幅に削減されることになる。従って、スイッチ素子Q1、Q3（すなわち、第1スイッチ回路152及び第3スイッチ回路153）は、それらが同時に駆動されるときには圧電素子26に充電されている電荷を放電させる放電回路を構成することになる。

【0081】すなわち、スイッチ素子Q1、Q4が共にオンになって圧電素子26に駆動電圧Vpが印加されて充電が行われたあと（Vs=+VP）、スイッチ素子Q3、Q5が共にオンになる前にスイッチ素子Q1、Q3が共にオンになる期間が形成される。このとき、圧電素子26に充電されていた+VPの電荷がスイッチ素子Q1、Q3を介して放電されることになる。そして、スイッチ素子Q3、Q5が共にオンになって圧電素子26に駆動電圧Vpが印加されて充電が行われたあと（Vs=-VP）、スイッチ素子Q1、Q4が共にオンになる前にスイッチ素子Q1、Q3が共にオンになる期間が形成される。このとき、圧電素子26に充電されていた-Vpの電荷がスイッチ素子Q1、Q3を介して放電されることになる。

【0082】このように、スイッチ素子Q1、Q4の駆動期間とスイッチ素子Q3、Q5の駆動期間との間に、スイッチ素子Q1、Q3の駆動による放電期間が形成されることから、圧電素子26を+Vpに充電するときも-Vpに充電するときにも充電に必要な電荷を供給するだけでよいことから不要な電力消費を削減することができる。これに対し、このようなスイッチ素子Q1、Q3の駆動による放電期間を形成しないときには、圧電素子26の放電時にも圧電素子26に駆動電圧Vpが印加されることから不要な電力を消費することになる。

【0083】なお、駆動部12は、図2に示すような素子固定式構造のものではなく、例えば、図13に示すような自走式構造のものであっても上記の駆動回路14、14'により駆動することができる。図13(a)は自走式構造の駆動部12の分解斜視図であり、図13(b)はその駆動部12の正面図である。

【0084】すなわち、この図13に示す駆動部12'は、位置固定される係合部材（ベース部材）40と移動部材42とから構成されている。係合部材40は、基板44と、基板44の略中央位置に所定の間隔をおいて対向配置され、板ばね等の弾性部材46、48により取り付けられた一対の挟持部材50、52と、基板44の左右両端部に取り付けられた一対のガイド部材54、56とを備えている。各ガイド部材54、56の外側面には、回転自在の複数のボール部材58、60が取り付けられている。

【0085】移動部材42は、駆動体63と、この駆動体63に一体に取り付けられた移動体65とから構成されている。駆動体63は、支持部材67、圧電素子69及び駆動部材71から構成されている。支持部材67は、圧電素子69及び駆動部材71を保持するものであり、直方体の軸方向両端部671、672及び略中央の仕切壁673を残して削り貫くことにより形成された第1の収容空間674及び第2の収容空間675を有している。この第1の収容空間674には、圧電素子69がその伸縮方向を支持部材67の軸方向と一致させて収容されている。また、第2の収容空間675には、駆動部材71が軸方向に移動可能に収容されている。

【0086】圧電素子69は、図2に示す圧電素子26と同様に構成されたものであり、その伸縮方向（積層方向）である長手方向の一方端面が第1の収容空間674の一方端部671側端面に固着されている。駆動部材71は、支持部材67の左右両側に膨出する膨出部711が中央部に一体形成され、この膨出部711が第2の収容空間675に位置すると共に、仕切壁673に形成された貫通孔を介して第1の収容空間674内に突出した端部は圧電素子69の他方端面に固着され、支持部材67の他方端部672に形成された貫通孔を介して第2の収容空間675の外側に突出した端部は自由端とされている。

【0087】移動体65は、平板部651と、平板部651の左右両側に下方に伸びる側壁部652、653が形成されると共に、各側壁部652、653の内側に摺動部材654、655が形成されたもので、移動部材42における支持部材67の上面にねじ部材656により固定されている。

【0088】このように構成された移動部材42は、駆動部材71の膨出部711が係合部材40の一対の挟持部材50、52間に移動可能に挟持されることで係合部材40に組み付けられることになる。すなわち、係合部材40が図2の係合部材30に対応するものであり、この係合部材40が駆動部材71に対して所定の摩擦力で結合され、駆動部12'が構成されることになる。

【0089】この駆動部12'では、駆動回路14、14'から例えば図4(a)に示す波形を有する駆動電圧が印加されて圧電素子69が緩やかに伸長すると、駆動部材71が静止した状態で支持部材67が係合部材40の一方側に移動し、その後に圧電素子69が急激に縮小すると、支持部材67が静止した状態で駆動部材71が狭持部材50、52による摩擦力に打ち勝って係合部材40の一方側に移動する。この繰り返し動作により支持部材67が移動体65と共に、係合部材40の一方側に間欠的に移動することになる。

【0090】また、駆動回路14、14'から例えば図4(b)に示す波形を有する駆動電圧が印加されて圧電素子69が急激に伸長すると、支持部材67が静止した

10

20

30

40

50

状態で駆動部材 71 が挟持部材 50, 52 による摩擦力に打ち勝って係合部材 40 の他方側に移動し、その後には圧電素子 69 が緩やかに縮小すると駆動部材 71 が静止した状態で支持部材 67 が係合部材 40 の他方側に移動する。この繰り返し動作により支持部材 67 が移動体 65 と共に、係合部材 40 の他方側に間欠的に移動することになる。

【0091】 以上のように、本発明の実施形態に係る駆動装置 10 は、駆動回路 14, 14' が、圧電素子 26 にその一方側から駆動電圧を印加して充電する第 1 の駆動回路と、圧電素子 26 にその他方側から駆動電圧を印加して充電する第 2 の駆動回路と、各駆動回路により圧電素子 26 に充電された電荷を放電する放電回路とを備え、駆動制御手段は第 1 の駆動回路と第 2 の駆動回路とを交互に駆動させると共に、第 1 の駆動回路の駆動期間と第 2 の駆動回路の駆動期間との間に放電回路を駆動するようにしているので、圧電素子 26 を +Vp に充電するときも -Vp に充電するときにも充電に必要な電荷を供給するだけでよいことから駆動回路の複雑化等を招くことなく、消費電力を可及的に抑制して電池電源で有効に駆動することができるようになる。

【0092】 なお、本発明は、上記実施形態のものに限定されるものではなく、種々の変形態様を採用することができる。例えば、図 3 に示す駆動回路 14 の場合は、スイッチ素子 Q2, Q4 と大地との間に所定の抵抗値を有する抵抗素子を接続するようにしたり、図 11 に示す駆動回路 14' の場合は、第 5 スwitch回路 155 及び第 6 スwitch回路 156 を除去する一方、スイッチ素子 Q2, Q4 と大地との間に所定の抵抗値を有する抵抗素子を接続するようにしたりすることができる。

#### 【0093】

【発明の効果】 以上説明したように、請求項 1 の発明によれば、駆動回路は、電気機械変換素子にその一方側から駆動電圧を印加して充電する第 1 の駆動回路と、電気機械変換素子にその他方側から駆動電圧を印加して充電する第 2 の駆動回路と、各駆動回路により電気機械変換素子に充電された電荷を放電する放電回路とを備え、駆動制御手段は、第 1 の駆動回路と第 2 の駆動回路とを交互に駆動させると共に、第 1 の駆動回路の駆動期間と第 2 の駆動回路の駆動期間との間に放電回路を駆動するようにしているので、駆動回路の複雑化等を招くことなく消費電力を可及的に抑制して電池電源で有効に駆動することができるようになる。

【0094】 また、請求項 2 の発明によれば、第 1 の駆動回路は、一方端が電源に接続され、他方端が電気機械変換素子の一方端に接続されてなる第 1 のスイッチ手段と、一方端が電気機械変換素子の他方端に接続され、他方端が接地されてなる第 2 のスイッチ手段とで構成されると共に、第 2 の駆動回路は、一方端が電源に接続され、他方端が電気機械変換素子の他方端に接続されてな

る第 3 のスイッチ手段と、一方端が電気機械変換素子の一方端に接続され、他方端が接地されてなる第 4 のスイッチ手段とで構成され、放電回路は、第 2 のスイッチ手段と第 4 のスイッチ手段とで構成されているので、簡単な回路構成で駆動回路を構成することができる。

【0095】 また、請求項 3 の発明によれば、第 1 の駆動回路は、一方端が電源に接続され、他方端が電気機械変換素子の一方端に接続されてなる第 1 のスイッチ手段と、一方端が電気機械変換素子の他方端に接続され、他方端が接地されてなる第 2 のスイッチ手段とで構成されると共に、第 2 の駆動回路は、一方端が電源に接続され、他方端が電気機械変換素子の他方端に接続されてなる第 3 のスイッチ手段と、一方端が電気機械変換素子の一方端に接続され、他方端が接地されてなる第 4 のスイッチ手段とで構成され、第 2 のスイッチ手段及び第 4 のスイッチ手段はそれぞれ 2 つのスイッチ手段が並列接続されてなり、該 2 つのスイッチ手段のうちの一方のスイッチ手段はスイッチ素子と抵抗素子とが直列接続されてなるものであり、放電回路は、第 1 のスイッチ手段と第 3 のスイッチ手段又は第 2 のスイッチ手段と第 4 のスイッチ手段とで構成されているので、簡単な回路構成で駆動回路を構成することができる。

【0096】 また、請求項 4 の発明によれば、放電回路の駆動期間は、電気機械変換素子への充電時間又は放電時間と、スイッチ手段のうちの 1 のスイッチ手段の切替時間とを加算した値又はその近傍値に設定されるものであるので、駆動回路の複雑化等を招くことなく消費電力を効果的に削減することができるようになる。

#### 【図面の簡単な説明】

【図 1】 本発明の一実施形態に係る駆動装置の構成を概略的に示す図である。

【図 2】 図 1 に示す駆動装置の駆動部の構成例を示す斜視図である。

【図 3】 図 1 に示す駆動装置の駆動回路の構成例を示す図である。

【図 4】 図 3 に示す駆動回路により圧電素子に印加される駆動パルスの波形を示す図で、(a) はデューティ比が 0.3 になるように設定されたもの、(b) はデューティ比が 0.7 になるように設定されたものである。

【図 5】 図 1 に示す駆動装置における  $f_d/f_r$  と係合部材の移動速度との関係を示す図である。

【図 6】 図 1 に示す駆動装置における駆動電圧のデューティ比と係合部材の移動速度との関係を示す図である。

【図 7】 図 1 に示す駆動装置における圧電素子に印加される駆動電圧と、圧電素子の伸縮による変位波形との関係を示す図で、(a) は駆動電圧のデューティ比が 0.3 になるように設定された場合のもの、(b) は駆動電圧のデューティ比が 0.7 になるように設定された場合のものである。

【図 8】 図 3 に示す駆動回路を制御する制御回路から出

23

力されて各スイッチ素子に印加される駆動パルスと、圧電素子に印加される駆動電圧の波形とを示す図である。

【図9】図3に示す駆動回路の各スイッチ素子の動作を説明するための図である。

【図10】図3に示す駆動回路の効果を説明するための図であり、(a)は消費電力、(b)は係合部材の移動速度を示すグラフである。

【図11】図1に示す駆動装置の駆動回路の別の構成例を示すブロック図である。

【図12】図11に示す駆動回路を制御する制御回路から出力されて各スイッチ素子に印加される駆動パルスと、圧電素子に印加される駆動電圧の波形とを示す図である

【図13】図1に示す駆動部の別の構成例を示す図で、(a)はその分解斜視図、(b)はその正面図である。

【図14】従来例の駆動装置の構成を概略的に示す図である。

【図15】図14に示す駆動装置の駆動回路の構成例を示すブロック図である。

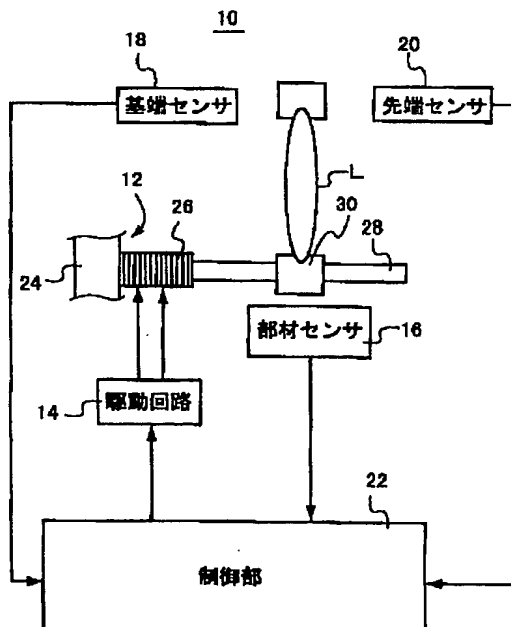
【図16】図14に示す駆動回路の出力波形を示す図で、(a)は繰出波形、(b)は戻り波形である。

【符号の説明】

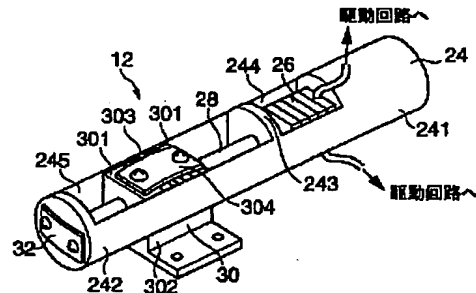
24

- 10 圧電アクチュエータ（駆動装置）
- 12, 12' 駆動部
- 14, 14' 駆動回路
- 22 制御部（駆動制御手段）
- 24, 67 支持部材
- 26, 69 圧電素子（電気機械変換素子）
- 28, 71 駆動部材
- 30, 40 係合部材
- 141, 151 第1スイッチ回路
- 142, 152 第2スイッチ回路
- 143, 153 第3スイッチ回路
- 144, 154 第4スイッチ回路
- 155 第5スイッチ回路
- 156 第6スイッチ回路
- Q1 スwitch素子
- Q2 スwitch素子
- Q3 スwitch素子
- Q4 スwitch素子
- Q5 スwitch素子
- Q6 スwitch素子
- R1, R2 抵抗素子

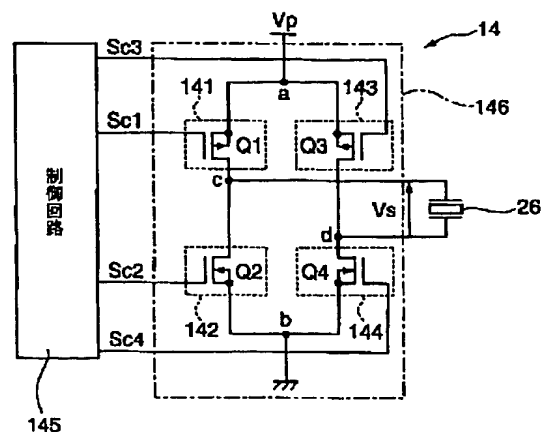
【図1】



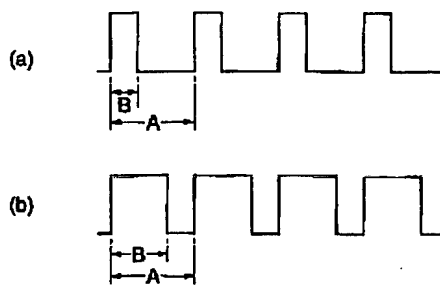
【図2】



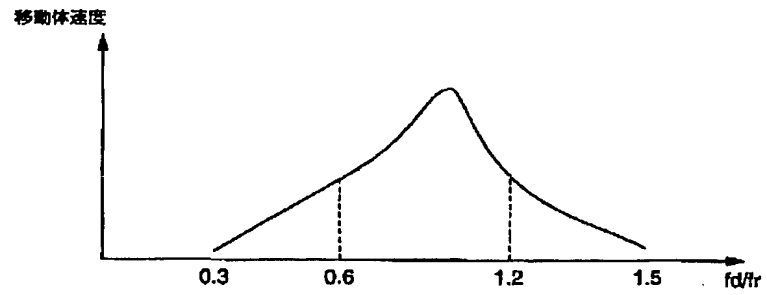
【図3】



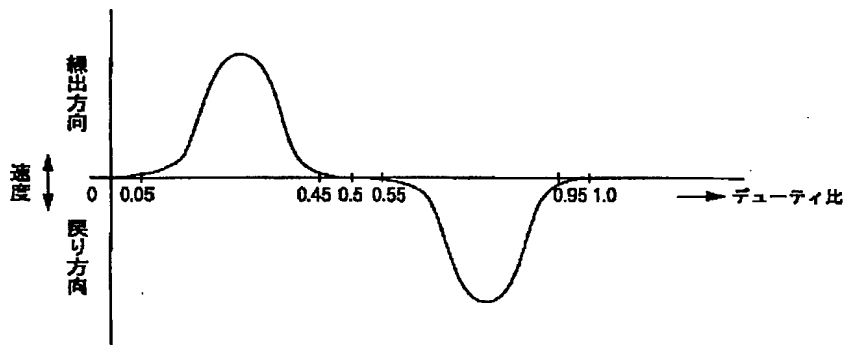
【図4】



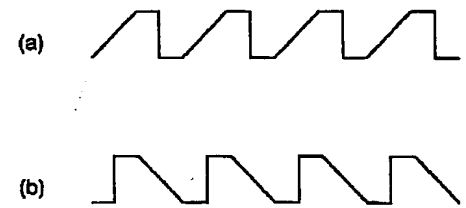
【図5】



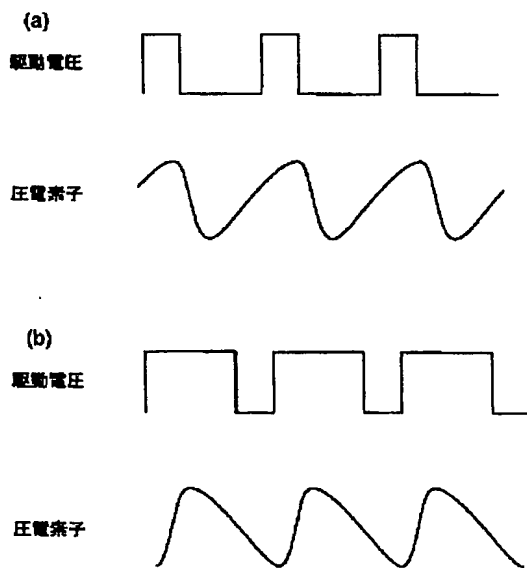
【図6】



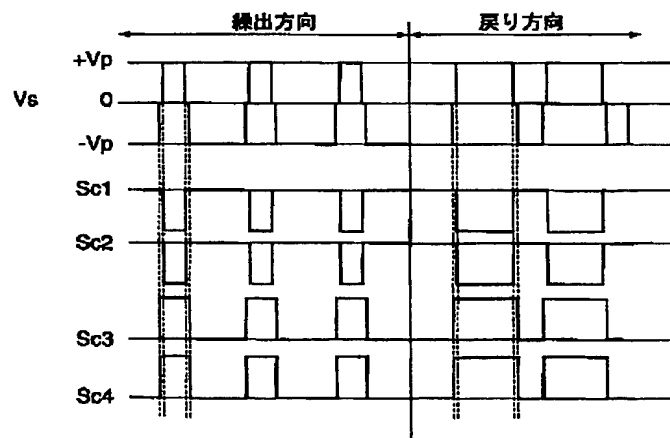
【図16】



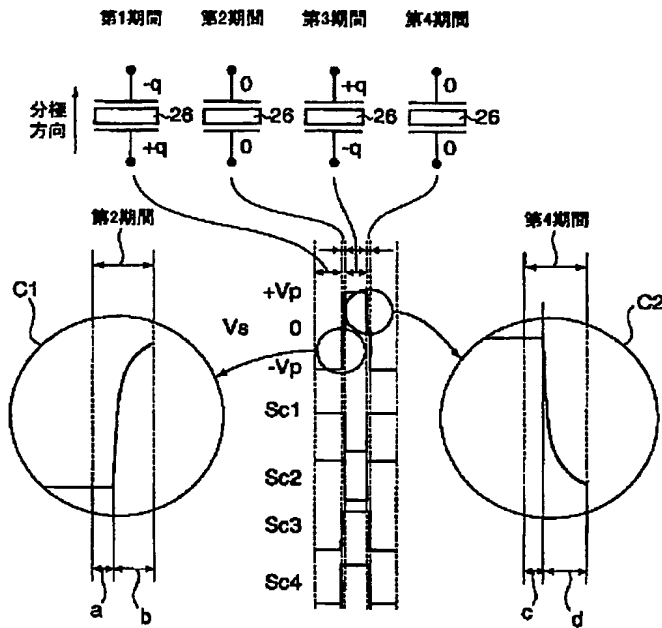
【図7】



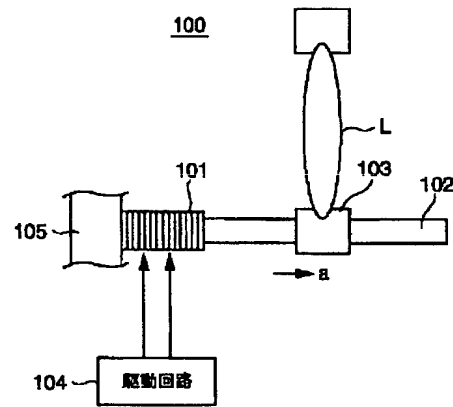
【図8】



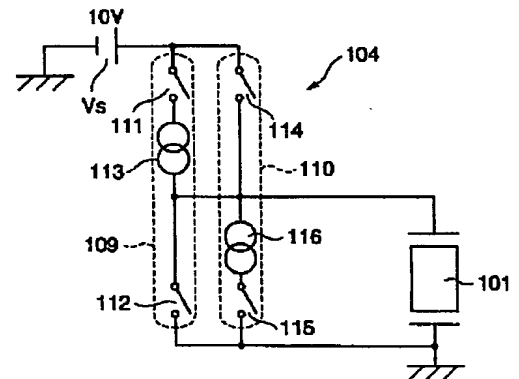
【図9】



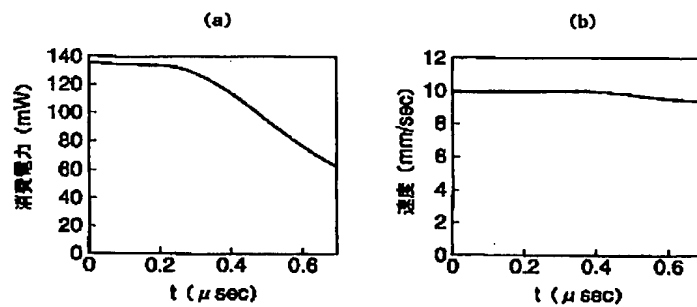
【図14】



【図15】

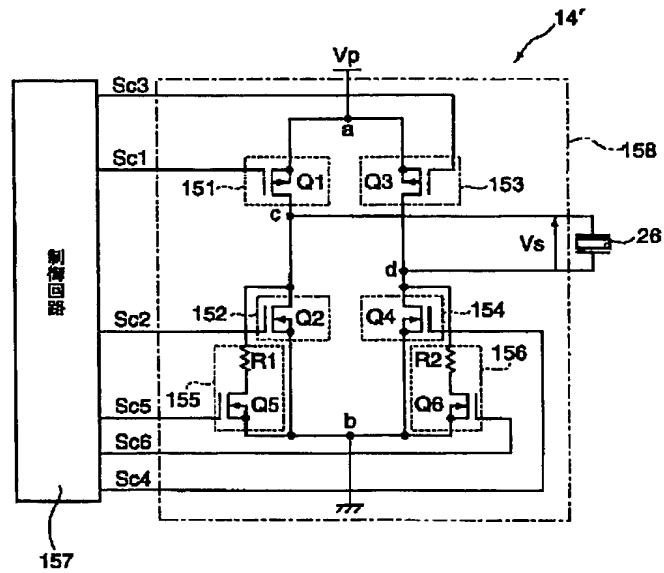


【図10】

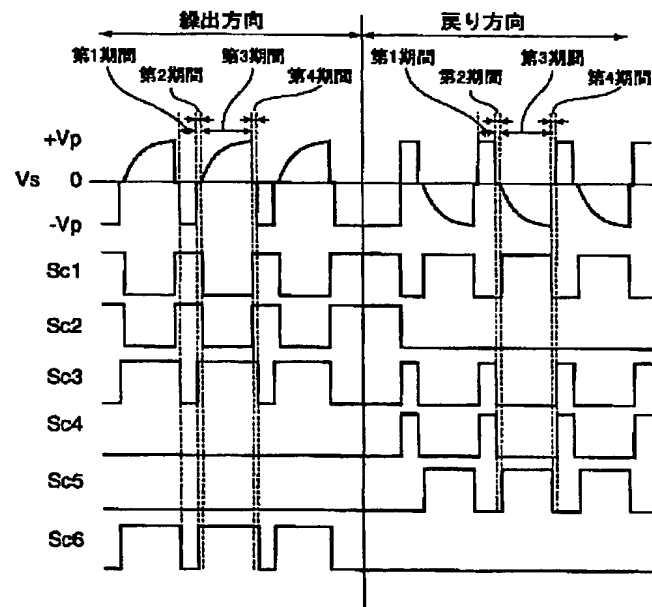




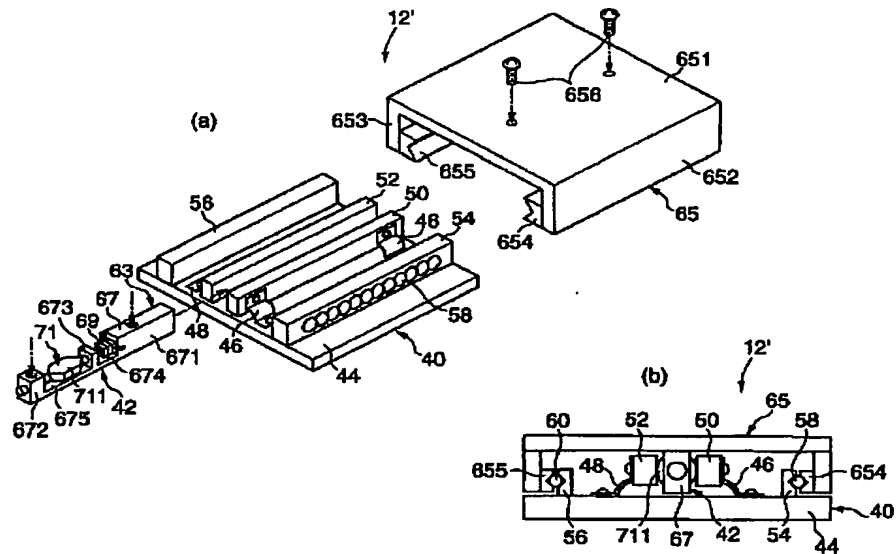
【図11】



【図12】



【図13】



フロントページの続き

(72)発明者 中野 治行  
 大阪市中央区安土町二丁目3番13号 大阪  
 国際ビル ミノルタ株式会社内

Fターム(参考) 5H680 AA00 AA06 AA08 BB01 BB13  
 BC01 BC10 DD01 DD23 DD27  
 DD37 DD53 DD59 DD67 DD73  
 DD83 DD92 DD95 EE07 EE22  
 FF24 FF32 FF38 GG41